

DISEÑO DE CIRCUITOS Y SISTEMAS DIGITALES EN VHDL SOBRE FPGA'S



CURSO DIRIGIDO A INGENIEROS O
ESTUDIANTES DE INGENIERÍA QUE DESEEN
EMPEZAR A UTILIZAR FPGA'S O AMPLIAR SUS
CONOCIMIENTOS EN ELLOS

INICIO

Sábado 26 de Octubre del 2013

DURACIÓN

24 horas, en sesiones de sábados y domingos de 9:00 a.m. a 1:00 p.m.

EXPOSITOR

Ing. Christian Cano Salazar

Ingeniero Electrónico PUCP, con publicaciones en congresos como INTERCON y LASCAS/Iberchip, ha llevado a cabo talleres y conferencias en diferentes universidades del país, en temas vinculados con el diseño digital sobre FPGA's y el estándar de TV Digital SBTVD/H.264.

Actualmente participa de proyectos conjuntos con investigadores de Brasil y España.

INVERSIÓN

Hasta el viernes 11 de Octubre: Estudiantes S/. 350 - Profesionales S/. 400

Después del viernes 11 de Octubre: Estudiantes S/. 400 - Profesionales S/. 450

CERTIFICACIÓN

Se otorgarán certificados firmados por el **Dr. Carlos Silva**, Director del Grupo de Microelectrónica PUCP e inventor del Primer Circuito Integrado Peruano.

LUGAR

Ingeniería Electrónica (Pabellón V) - Facultad de Ciencias e Ingeniería
Pontificia Universidad Católica del Perú

INFORMES E INSCRIPCIONES

facebook.com/guepucp | guepucp@gmail.com

ORGANIZAN



Grupo de Microelectrónica PUCP



CAS



PUCP